

2014

-

1			1						1. 2. 3. 4. 5. 6.
2			1						1. 2. 3. 4. 5.
3			1						1. 2. 3. 4. 5. 6.
4			1					1. 2. 3. 35	1. 2. 3. 4. 5. 6. 7.

5			1					1. 2. 3.	1. 2. 3. 4.
6			1					1. 2. 3. 4. 35	1. 2. 3. 4. 5. 6.
7			1					1. 2. 3. 4. 35	1. 2. 3. 4. 5. 6.
8			2					1. 2. 3. 4. 30	1. 2. 3. 4. 5. 6.
9			1					1. 2. 3. 4. 35	1. 2. 3. 4. 5.

10		EMBA	1					1. 2. EMBA 3. 4. 5. 6.	1. EMBA EMBA 2. EMBA 3. 4. 5.
11			1				()		1. 2. 3. 4. 5.
12			1					35	1. 2. 3. 4.
13			1					1. 2. 3. 4. 5.	1. 2. 3. 4.
14			1					1. 2. 3. 4. 5.	1. 2. 3. 4. 5.

15			1						1. 2. 3.
16			1					1. 2. 3. 4.	1. 2. 3. 4. 5. 6. 7.
17			1					1. 2. 3. 4. 35	2 1. 2. 3. 4. 5. 6.

18			1					1.26 5 2. 3. 4. 5.	1. 2. 3. 4. 5. 6. 7.
19			2						1. 2. 3. 4. 5.
20			2					1. 2. 3.	

2014

-

1					1				1. 2. 3. 35	1. 2. 3. 4.
2					1					1. 2. 3. 4. 5.
3					1					1. 2. 3. 4. 5. 1-2
4			-		1					1. 2 3. 4. 5.

5			-		1					1. 2. 3. 4. 5.
6					1					1. 2. 3. 4. “ 985 ” “ 211 ” 5. 6.
7					1					1. 2. 3. 4. IT
8			-		1					1. 2. 3. 4. 5.

9			-		1					1. 2. 3. 4. 5.
10			-		1					1. 2. 3. 4. 5.
11					1					1. 2. 3. 4. 5.
12					1				35	1. 2. 3. 4. 5.

13					1				35	1. 2. 3. 4. “ ” “ ” 6 5.
14					1				35	1. 2. 3. 4. 5.
15					1				B	
16					2					1. 2. 3. 4. 5. 6.

17					1					1. 2. 3. 4. 5.
18			()		1				1. 2. 3. 4. 5. 6. 35	1. 2. 3. 4. 5. 6. 7.
19			()		1				1. 2. 3. 4. 5. 6. 35	1. 2. 3. 4. 5. 6. 7.
20			()		1				1. 2. 3. 4. 35	1. 2. 3. 4. 5. 6. 7. 8. ()

21					1					1. 2. 3. 4. 5.
22					1					1. 2. 3. 4. 5.
23					1					1. 2. 3. 4.
24					2				/	1. 2. 3. 4.

25					1					1. 2. 3. 4. 5.
26					1					1. 2. 3. 4.
27					1					1. 2. 3. 4.
28					2				30	1. 2. 3. 4.

29					1					1. 2. 3. 4. 5. 6.
30					1				1. 2. 3. 4. 5. 4. 35	1. 2. 3. 4. 5.
31					2				3	

2014

-

1			1					1. 2. 3. 4. III
2		-	1					1. 2. 3. 4. III
3		-	3					1. 2. 3. 4. III
4		-	1				ч	1. ч 2. ч 3. III
5			3			ч ч ч	1. 2. 3. 4. ч III	1. : ч 2. ч 3. III

6			2			ч ч ч	ч III	1. ч 2. III 3. III
7			2					1. ч 2. ч 3. DSP ч FPGA ч PCB 4. ч ч 5. ч ч 6. III 7. III
8			1				ч III III ч	1. III 2. III 3. III

9		56	1				1. Ү 2. Ү Ү Ү Ү Ү Ү 3. Ү Ү Ү III 4. III	
10			2				1. 2. 3. III	
11			1				1. 2. 3. Ү Ү Ү III	
12			1				1. Ү 2. 3. 4. Ү 5. III	

13			1			ψ	1. ψ 2. III	1. 2. pcb 3. 4. DSP ARM 5. 6. III ψ ψ
14			1			ψ	1. 2. 26 3. III	1. 2. 3. III
15			1				1. 2. 3. 26 4. III	1. 2. 3. III
16			1				III III III	1. ψ 2. ψ III ψ 3. ψ 4. III

